

OneSpin gibt die umgehende Verfügbarkeit des für ISO 26262, IEC 61508 und EN 50128 zertifizierten OneSpin 360 EC-FPGA Tool Qualification Kits bekannt

Anwender setzen das formale Sequential Equivalence Checking mit EC-FPGA in Automotive-Projekten gemäß ASIL-D ein, ohne dass zusätzliche Anforderungen an die Qualifizierung des Tools entstehen

München, 15.02.2018 - OneSpin® Solutions, ein Anbieter innovativer formaler Verifikations-Lösungen für hochzuverlässige digitale integrierte Schaltungen (ICs), gibt die sofortige Verfügbarkeit seines von der international anerkannten Prüfstelle TÜV SÜD zertifizierten Tool Qualification Kits OneSpin 360 EC-FPGA bekannt.

Die Zertifizierung besagt, dass EC-FPGA die strengsten Toolqualifizierungs-Kriterien erfüllt, die von den funktionalen Sicherheitsstandards ISO 26262 (TCL3/ASIL-D), IEC 61508 (T2/SIL-3) und EN 50128 (T2/SIL-3) vorgegeben werden.

„OneSpin EC-FPGA ist das einzige EDA-Tool, das hochgradig optimierte FPGAs für autonome Fahrzeuge, Aerospace-Anwendungen, Kernkraftwerke und medizinische Geräte vollständig auf systematische Fehler überprüft, die sich bei der Implementierung einschleichen können“, sagt Dr. Raik Brinkmann, Präsident und CEO von OneSpin. „Mit diesem zertifizierten Qualification Kit können unsere Anwender EC-FPGA nahtlos in ihrem sicherheitskritischen Entwurfsprozess einsetzen, um einen neuen Grad an Produktivität und Normkonformität zu erzielen.“

EC-FPGA ist ein automatischer sequenzieller Equivalence Checker, der verhindert, dass es durch FPGA-Design-Flows zu Synthese-, Place-and-Route- und anderen Implementierungsfehlern kommt. Sicherheitsnormen verlangen vor der Produktion eine rigorose Verifikation, um das Risiko von Ausfällen im Feld zu minimieren. Mithilfe der fortschrittlichsten formalen Technologie detektiert EC-FPGA selten auftretende Bugs im Design-Flow mithilfe eines Prozesses, der um Größenordnungen effizienter und rigoroser ist als die Simulation auf der Gatter-Ebene.

OneSpin teilt außerdem mit, dass sein allgemeiner Toolentwicklungs- und Prüfprozess durch den TÜV SÜD geprüft wurde (weitere Einzelheiten dazu enthält die zeitgleich herausgegebene Pressemitteilung „OneSpin schließt alle Inspektionen und Audits seiner Organisation durch die international anerkannte Prüfstelle TÜV SÜD ab“). Zusätzliche Qualification Kits für weitere OneSpin-Tools werden im Laufe dieses Jahres angekündigt werden.

Mehr über das 360 EC-FPGA Tool Qualification Kit erfahren Sie auf www.onespin.com/tuv

Preise und Verfügbarkeit

Informationen zu Preisen und Verfügbarkeit von Onespin OneSpin 360 EC-FPGA Tool Qualification Kit sind unter diesem Kontakt erhältlich:

Email: sales@evision-systems.de

Pressekontakt:

eVision Systems GmbH
Jahnstr. 12
D – 85661 Forstinning b. München

Josef Ostermeier
Tel : 08121-220825
jostermeier@evision-systems.de

Webseite: www.evision-systems.de

Onlineshop: www.evision-webshop.de

Über eVision Systems GmbH

eVision Systems ist der autorisierte Total Phase Distributor für Deutschland, Schweiz und Österreich. Wir können aber auch über die Landesgrenzen liefern. Wir haben uns das Ziel gesteckt unseren Kunden die günstigsten Preise anzubieten. Neben den vorteilhaften Preisen bieten wir lokalen, deutschsprachigen Service und liefern üblicherweise innerhalb eines Tages vom Auslieferungslager München.

Die eVision Systems GmbH unterstützt Firmen, die sich mit der Entwicklung von Mikroelektronik beschäftigen, durch ein umfangreiches Portfolio an Mess- und Testgeräten, Entwicklungswerkzeugen, und Dienstleistungen.

Seit der Gründung hat sich die eVision Systems GmbH das Ziel gesetzt Produkte junger, innovativer Firmen in den Markt einzuführen. Diesen Produkten ist gemeinsam, dass sie technologisch neuartig sind oder dass sie mehr als eine Alternative zu etablierten Lösungen darstellen und vorhandene Flows sinnvoll ergänzen. Designsicherheit, Wiederverwendbarkeit und Produktivitätssteigerung als Ergebnis sind die Garanten des Erfolgs unserer Kunden.

Beschleunigung Berechnung komplexer Algorithmen mittels C zu FPGA Synthese, HDL Simulation und Verifikation, Linting, Code Coverage und formale Verifikation für FPGA und ASIC, sowie Tools für Chip Packaging oder auch richtungsweisende HDL Texteditoren sind nur einige der Themen, mit denen wir uns beschäftigen.

Gemeinsam mit ALDEC, CDS, Impulse Accelerated, One Spin Solutions, Pico Computing, Sigasi, Total Phase und Vtools arbeiten wir mit Kunden in ganz Zentraleuropa.

Weitere Informationen finden Sie auf unserer Webseite: <http://www.evision-systems.de> oder auf unseren Webshop: <http://www.evision-webshop.de>.

Über Onespin

OneSpin Solutions hat sich mit einer Reihe fortschrittlicher EDA-Lösungen (Electronic Design Automation) für digitale integrierte Schaltungen als Spitzenreiter in der formalen Verifikation etabliert. Dem in München beheimateten Unternehmen geht es darum, den Anwendern die Bewältigung von Design-Herausforderungen in Bereichen zu ermöglichen, in denen die Zuverlässigkeit wirklich zählt - also bei der Verifikation sicherheitskritischer Chip-Designs, bei der SystemC/C++ High-Level Synthesis (HLS) Codeanalyse und beim FPGA Equivalence Checking. Die fortschrittliche formale Verifikations-Plattform von OneSpin und die feste Entschlossenheit des Unternehmens, es gleich beim ersten Anlauf richtig zu machen, haben in den vergangenen vier Jahren für ein dramatisches Wachstum gesorgt, während das Unternehmen Partnerschaften mit führenden Elektronik-Zulieferern eingeht, um die Designperfektion voranzutreiben - ganz getreu dem Motto von OneSpin: Making Electronics Reliable. Weitere Informationen finden Sie unter: www.onespin.com