

## **Sigasi erweitert die Unterstützung der Hardwarebeschreibungssprachen um SystemVerilog**

**Forstinning, 19. Juni 2017 – eVision Systems GmbH**, autorisierter Distributor von Sigasi für D.A.CH, gab heute die Integration von SystemVerilog in das Sigasi Studio bekannt. Sigasi Studio bietet eine leistungsstarke intelligente HDL Design Umgebung, die eine erweiterte Programmierunterstützung für Hardware-Designteams bietet.

Sigasi Studio 3.5 steigert erheblich die Effizienz der FPGA und ASIC-Designer durch die intuitive Unterstützung beim Erstellen, Überprüfen und Modifizieren digitaler Schaltungen. Während der Eingabe markiert Sigasi Studio die Syntaxfehler, damit sie sofort behoben werden können. Dadurch das Sigasi Studio die HDL-Sprachen verstehen kann, werden erweiterte Funktionen wie das intelligente Auto-Vervollständigen und Code-Refactoring unterstützt und damit die Eingabe der Verilog, VHDL und SystemVerilog Beschreibung einfacher und effizienter als jemals zuvor. Die Integration von SystemVerilog's Präprozessormakros in das Sigasi Studio war für die UVM-Unterstützung unerlässlich und bietet dem Anwender eine einfachere Schnittstelle bei der Arbeit mit Makros in SystemVerilog. Somit ist Sigasi Studio ist die unverzichtbare, intelligente Entwicklungsumgebung (IDE) der nächsten Generation für Hardware-Designer geworden.

"Sigasi Studio unterstützt seit 2008 Verilog und VHDL. Das frühzeitig gesammelte Wissen über diese Sprachen erlaubt uns jetzt, zusätzliche SystemVerilog-Funktionen in das vorhandene Tool zu integrieren", sagte Hendrik Eeckhaut, Sigasis CTO. "SystemVerilog ist eine umfangreiche und komplexe Designsprache. Es ist für die Designer entscheidend, ein Werkzeug zu haben, das den Designkontext versteht und die Fehler und Warnungen ausgibt während man sie schreibt. Wir freuen uns darauf unseren Kunden diese zusätzliche Sprachunterstützung zur Verfügung zu stellen."

Engineering-Design-Teams setzten weltweit Sigasi Studio ein um ihre Design Programmierung zu beschleunigen. „Die Refactoring Fähigkeiten von Sigasi Studio sind beeindruckend“, sagte Adrie Diren von LMS Instruments, jetzt Siemens. Das finden und korrigieren von Fehlern und Warnungen, kontextsensitive Suche, Code-Fertigstellung, Kapselung von Modulen und das Hinzufügen von Signalen zu Quelldateien hat wirklich die Entwicklungszeit verringert."

Weil Sigasi Studio die Designsprachen versteht ist sie in der Lage dem SystemVerilog- und VHDL-Designer beim kodieren, kontrollieren und navigieren innerhalb der digitalen Schaltungen zu unterstützen, so dass der Designer sich auf die Designerstellung konzentrieren kann. "Sigasi ist ein großartiges Werkzeug für Designer, die mehr Zeit zum Kodieren verbringen wollen, anstatt zu schreiben", sagte Johannes Vanoverschelde von Dekimo.

### **Preise und Verfügbarkeit**

Informationen zu Preisen und Verfügbarkeit von Sigasi Studio 3.5 sind unter diesem Kontakt erhältlich:

Email: [sales@evision-systems.de](mailto:sales@evision-systems.de)

### **Pressekontakt:**

eVision Systems GmbH  
Jahnstr. 12  
D – 85661 Forstinning b. München

Josef Ostermeier  
Tel : 08121-220825  
[jostermeier@evision-systems.de](mailto:jostermeier@evision-systems.de)

Webseite: [www.evision-systems.de](http://www.evision-systems.de)

Onlineshop: [www.evision-webshop.de](http://www.evision-webshop.de)

## Über eVision Systems GmbH

eVision Systems ist der autorisierte Total Phase Distributor für Deutschland, Schweiz und Österreich. Wir können aber auch über die Landesgrenzen liefern. Wir haben uns das Ziel gesteckt unseren Kunden die günstigsten Preise anzubieten. Neben den vorteilhaften Preisen bieten wir lokalen, deutschsprachigen Service und liefern üblicherweise innerhalb eines Tages vom Auslieferungslager München.

Die eVision Systems GmbH unterstützt Firmen, die sich mit der Entwicklung von Mikroelektronik beschäftigen, durch ein umfangreiches Portfolio an Mess- und Testgeräten, Entwicklungswerkzeugen, und Dienstleistungen.

Seit der Gründung hat sich die eVision Systems GmbH das Ziel gesetzt Produkte junger, innovativer Firmen in den Markt einzuführen. Diesen Produkten ist gemeinsam, dass sie technologisch neuartig sind oder dass sie mehr als eine Alternative zu etablierten Lösungen darstellen und vorhandene Flows sinnvoll ergänzen. Designsicherheit, Wiederverwendbarkeit und Produktivitätssteigerung als Ergebnis sind die Garanten des Erfolgs unserer Kunden.

Beschleunigung Berechnung komplexer Algorithmen mittels C zu FPGA Synthese, HDL Simulation und Verifikation, Linting, Code Coverage und formale Verifikation für FPGA und ASIC, sowie Tools für Chip Packaging oder auch richtungsweisende HDL Texteditoren sind nur einige der Themen, mit denen wir uns beschäftigen.

Gemeinsam mit ALDEC , CDS, Impulse Accelerated, One Spin Solutions, Pico Computing, Sigasi, Total Phase und Vtools arbeiten wir mit Kunden in ganz Zentraleuropa.

Weitere Informationen finden Sie auf unserer Webseite: <http://www.evision-systems.de> oder auf unseren Webshop: <http://www.evision-webshop.de>.

**Über Sigasi**

Sigasi wurde im Jahr 2008 in Belgien gegründet um die Vorteile einer intelligenten Entwicklungsumgebung (IDE) den Hardware-Designern zur Verfügung zu stellen. Die Sigasi Studio-Plattform des Unternehmens verbessert die Produktivität der Hardware-Designer und wird weltweit von Branchenführern in den Bereichen Gesundheitswesen, Unterhaltungselektronik, Industrieautomation, Telekommunikation, Luft- und Raumfahrt und Verteidigung eingesetzt. Sigasi Studio bietet Hardware Entwicklungsteams Schnittstellen zu den beliebtesten EDA Design Tools mit automatisierter Kompilierung und Simulation. Sigasi hat verschiedene Partnerschaften mit FPGA- und EDA-Unternehmen wie Intel, OneSpin, Xilinx und Aldec. Weitere Informationen finden Sie unter: [www.sigasi.com](http://www.sigasi.com)